분 류	부품 승인 사양서	분류번호	01				
		규격번호	JPD-7502N				

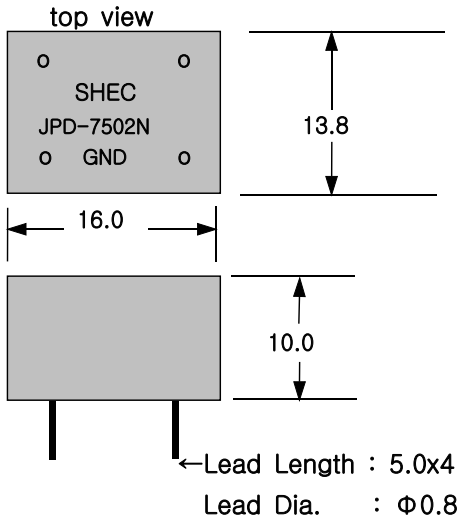
1. 용도 및 특징

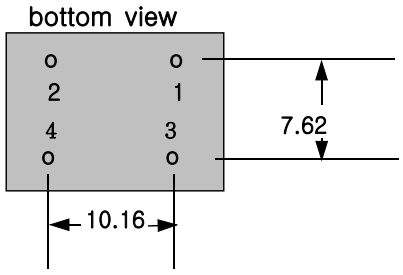
본 부품은 DC CIRCUIT 용 EMI/EMC NOISE FILTER 로서, 프린트기판에 실장하도록 소형화 된 고성능의 노이스필터 이다. 전자교환기,통신전자장비,DIGITAL/ANALOG계측장비,산업전자장비 등에서 DC SOURCE 로부터 노이스를 차단하여, 회로의 오동작 방지 및 자체에서 발생하는 노이스의 외부유출을 방지한다. 노이스감쇄효과는 0.5㎒ ~ 100㎒ 까지 40㏈ 이상의 특성을 갖이고 있다. 특히, 본 부품은 고압 Ceramic Cap.를 사용하여 전원입력측의 안정성 및 신뢰성을 향상시켰다.

2. 품명 및 규격

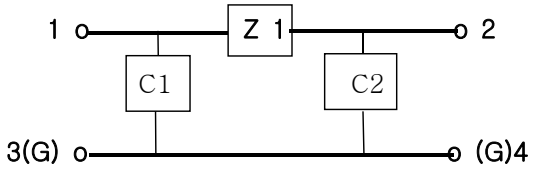
NO.	품 명 규 격	정격전압 (V)	정격전류 (A)	직류저항 (Ω)	사용온도 범 위	절연내압 (DC)	비 고
	POW.FIL. JPD-7502N	~ 75	2.0	≤0.10	-20℃ ~ +75℃	200 V	

3. 외관 및 치수





4. 회로 구성



5. 감쇄특성(static characteristics) < example >

주파수(MHz)	0.1	0.2	0.5	1.0	5.0	10	20	30		
삽입손실(dB)		38.2	61.6	70.0	60.7	54.9	47.2	43.0		

년월일	제 출 처	담 당	임 원	SSEC 새 손 전 자
				PHONE : 031-471-8909, 474-5246 F A X : 031-471-8910

** 본 부품을 사용할때에는 회로단락시 소손방지를 위하여 입력단에 적절한 보호장치(FUSE등)가 필요하다.